

Anschlussbelegung des CRO :

Es sind folgende Steckverbindungen vorhanden, deren Position aus dem Bestückungsplan zu entnehmen sind (Bitte immer auf letzte Version zurückgreifen)

CRO-Digital :

SV1 : In System Programmer für FPGAs

Buchse zum Programmieren der EPLDs auf dem CROB. Dieser Anschluss braucht nicht herausgeführt zu werden, da die EPLDs normalerweise nur einmal programmiert werden müssen.

SV2 : In System Programmer für Mikroprozessor

Anschluss zum Rücksetzen des Mikroprozessors für Neuprogrammierung (SW-Update). Siehe Beschreibung CRO_SYSPROG.DOC.

Pin 1 : GND

Pin 2 internal Pull-up to+5V.

SV3 : CRO-Analog Anschluss

Pin 1 : DAC_DATA

Pin 2 : DAC_CLK

Pin 3 : GND

Pin 4 : GND

Pin 5 : THERM_CLK (offen lassen)

Pin 6 : THERM_DATA (offen lassen)

SV4 : Oszillator Frequenz Eingang (fx)

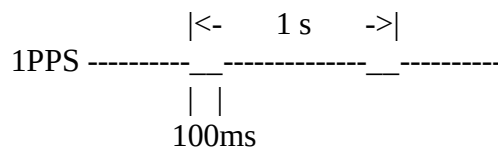
Pin 1 : GND

Pin 2 : Fx_IN

SV5 : GPS 1PPS Eingang/input

Pin 1 : GPS 1PPS Input (TTL)

Pin 2 : GND



SV6 : I2C Tuneranschluß I2C tuner connector

Pin 1 : TUNER_DATA

Pin 2 : GND

Pin 3 : TUNER_CLK

SV7 : Versorgungsspannungs-Anschluss

Pin 1 : GND
Pin 2 : GND
Pin 3 : VCC (+7..12V) 8V sind optimal
Pin 4 : VCC (+7..12V) 8V are perfect

SV8 : FBAS Eingang vom Tuner FBAS input from tuner

Pin 1 : GND
Pin 2 : FBAS (Video in)

SV9 : Anschluss für LCD-Anzeige und Taster LCD and key connection

Pin 1 : GND
Pin 2 : +5V
Pin 3 : VLCD
Pin 4 : LCD_A0
Pin 5 : LCD_RW
Pin 6 : LCD_ENA
Pin 7 : LCD_D0
Pin 8 : LCD_D1
Pin 9 : LCD_D2
Pin 10 : LCD_D3
Pin 11 : LCD_D4
Pin 12 : LCD_D5
Pin 13 : LCD_D6
Pin 14 : LCD_D7
Pin 15 : GND
Pin 16 : GND
Pin 17 : KEY_3
Pin 18 : KEY_2
Pin 19 : KEY_1
Pin 20 : KEY_0
Pin 21 : NC
Pin 22 : NC
Pin 23 : NC
Pin 24 : NC
Pin 25 : GND
Pin 26 : GND

SV10 : RS232 (V24)

Pin 1 : V24_TXD
Pin 2 : GND
Pin 3 : V24_RXD

CRO-Analog:

SV1 : Regelspannungsausgang, Anschluss zum Oszillator

Pin 1 : ANALOG_OUT
Pin 2 : GND
Pin 3 : ANALOG_OUT
Pin 4 : GND
Pin 5 : ANALOG_OUT
Pin 6 : GND

SV4 : Anschluss von CRO-Digital und Versorgungsspannung

Pin 1 : +17V..19V
Pin 2 : GND
Pin 3 : +17V..19V
Pin 4 : GND
Pin 5 : NC
Pin 6 : GND
Pin 7 : THERM_DATA (offen lassen, leave unconnected)
Pin 8 : GND
Pin 9 : THERM_CLK (offen lassen, leave unconnected)
Pin 10 : GND
Pin 11 : DAC_DATA
Pin 12 : GND
Pin 13 : DAC_CS
Pin 14 : GND
Pin 15 : DAC_CLK
Pin 16 : GND